

Porte logique NAND

Mis à jour le 24 jan 2008 18:31:19

Description

porte logique NAND

Sommaire

Porte logique NAND

porte logique NAND

Porte logique NAND

Porte logique NAND

La fonction NAND (NON ET) est constituée de la fonction NOT et de la fonction AND.

Les entrées de la fonction NAND passent d'abord par la fonction AND avant que la sortie soit inversée.

La fonction NAND retourne VRAI si l'une de ses entrées est FAUX. Sinon elle retourne FAUX.

**Table de vérité de la fonction
NAND**

E1	E2	S
0	0	1
0	1	1
1	0	1
1	1	0

L'équation booléenne de la porte logique NAND est :

$$S = \overline{E1 * E2}$$

La porte logique NAND se schématise ainsi :

